

60V/1.2MHz 高效率升压 LED 恒流驱动器

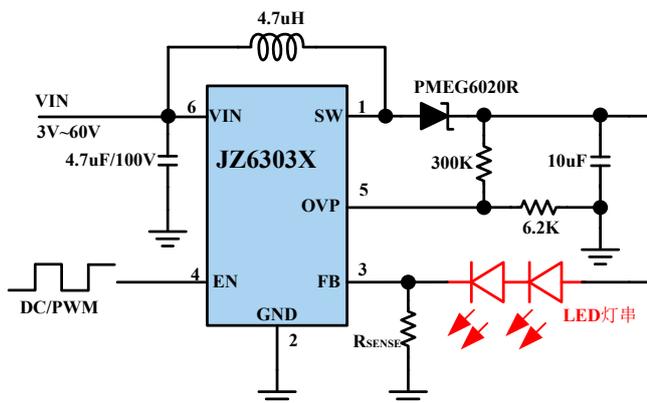
Check for Samples: [JZ6303X](#)

特性

- 所有端口都具备±2000V(HBM)ESD 保护
- 宽输入/输出电压范围: 3.0V-60V
- 支持 PWM 调光及模拟调光
- 内置 350mΩ 低侧金属氧化物半导体场效应晶体管
- 最高 94% 升压效率
- 逐周期峰值限流保护
- SKIP 模式提供极高的轻负载效率
- 提供超小的封装 SOT23-6 封装以及增强散热的 ESOP8 封装。
- 内置软启动电路, 防止电流过冲
- 热关断保护
- 输入欠压保护
- 可调节输出过压保护
- 内部环路补偿有助于减小解决方案尺寸、降低成本和设计复杂性
- 结温范围为-40°C至+125°C

应用

- 升压型车灯
- 智能调光 LED 灯
- MR16 LED 射灯



SOT23-6 封装典型应用拓扑

描述

JZ6303X 是一种集成功率开关的升压型 DC-DC LED 驱动芯片, 具有 3V 到 60V 的宽输入电压范围, 集成了软启动, 从而最大限度地减少对外部浪涌抑制组件的需求, 使其成为宽输入电源范围 LED 驱动的理想选择。输出电流可以通过外部电阻调整。JZ6303X 具有集成式 350mΩ 功率开关, 可提供至少 1.5A 的输入峰值电流能力, 具有出色的负载和线路瞬态响应。具备 SKIP 控制模式, 将低静态电流与高开关频率相结合, 可在广泛的负载电流范围内实现高效率。

附加功能包括: 软启动, 可调节输出过压保护, 热关机, UVLO 欠压锁定, 逐周期峰值限流保护。JZ6303X 可通过选取不同阻值的采样电阻 R_{SET} 实现对输出电流高精度的数字和模拟调节, 包括两种具体型号 JZ63030 和 JZ63032:

- JZ63030 支持模拟输入 (0.6V~1.2V) 的 DC 调光和数字输入 (100HZ~1KHZ) 的 PWM 调光。
- JZ63032 支持数字输入 (100HZ~100KHZ) 的 PWM 调光, 高频 PWM 输入下无屏闪。调光比在 PWM 频率为 100HZ 时高达 25000:1。

JZ6303X 可以提供小尺寸 6 引脚 SOT23-6 封装以及增强散热 8 引脚 ESOP8 封装。

采购信息

JZ6303  封装信息
B6:SOT23-6
EP:ESOP8
 调光版本
0:模拟调光和数字调光
2:数字调光

编号	封装	顶部标识
JZ63030B6	SOT23-6	63030
JZ63030EP	ESOP8	TBD
JZ63032B6	SOT23-6	63032
JZ63032EP	ESOP8	TBD

绝对最大值 †

引脚排列

表 3.1

参数	范围
引脚至 GND 电压 (VIN,SW)	-0.3V~60V
引脚至 GND 电压 (FB,EN,OVP)	-0.3V~6V
开关管最大电流	3A
储存温度	-65°C to 150°C
工作温度	-40°C to 125°C
ESD 额定值 (HBM)	±2KV
ESD 额定值 (CDM)	±500V

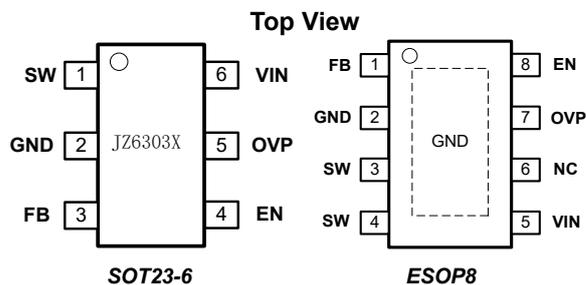


图 3.1 封装与引脚排列

† 注：如果器件工作条件超过上述“绝对最大值”，可能引起器件永久性损坏。这仅是极限参数，不建议器件在极限值或超过上述极限值的条件下工作。器件长时间工作在极限条件下可能会影响其可靠性。

ESD 警告

ESD(静电放电) 敏感器件。



带电器件和电路板可能会在没有察觉的情况下放电。尽管本产品具有专利或专有保护电路，但在遇到高能量 ESD 时，器件可能会损坏。因此，应当采取适当的 ESD 防范措施，以避免器件性能下降或功能丧失。

表 3.2 引脚功能描述

引脚编号		引脚名称	说明
SOT23	ESOP		
1	3,4	SW	内部功率开关节点。外部连接功率电感、肖特基二极管。
2	2	GND	接地引脚。
3	1	FB	反馈输入引脚。连接至外部电阻器，输出恒流值可通过 R_{Sense} 设定，输出电流由 V_{FB} 和 R_{Sense} 决定，可由此公式进行设定： $I_{OUT} = V_{FB}/R_{Sense} (A)$ 。
4	8	EN	调光输入引脚，可输入直流和 PWM 方波来进行调光，详见“调光设置”。
5	7	OVP	过压保护引脚，连接至输出脚和地的分压电阻。
6	5	VIN	驱动器电源输入引脚，使用 4.7uF 或更大的陶瓷贴片尽量近旁路 VIN 和 GND。
-	6	NC	不需要外接器件，请保证该引脚悬空。

技术规格

除非有特殊说明，否则极限值适用于-40°C至+125°C的工作结温度（TJ）范围。最小和最大限值通过试验，验证和统计相关性规定。典型值代表 TJ=25°C时最可能的参数规范，仅供参考。所有电压都是相对于 GND。

表4

参数	测试条件	最小值	典型值	最大值	单位	
输入特性						
V _{IN}	推荐输入电压范围	3.0		60	V	
V _{UVLO}	输入欠压锁定 上升沿		3.0		V	
	下降沿		2.6		V	
I _Q	静态工作电流		180		uA	
I _S	关机电流		10		uA	
开关特性						
R _{DS(ON)}	BOOST 上管 RDSON	TJ= 25°C	330	350	410	mΩ
V _{FB}	FB 反馈电压		0.195	0.2	0.205	V
F _{SW}	开关频率	PWM Operation	1.05	1.2	1.35	MHZ
F _{SW_FB}	软启动下开关频率	VIN=12V, EN=1		1/4 F _{SW}		MHZ
D _{MAX}	最大占空比		85	90		%
I _{LIMIT.SW(Peak)}	SW 电流限制		1.5	1.7	2.1	A
V _{FB}	FB 反馈电压		0.195	0.2	0.205	V
I _{FB.BIAS}	FB 偏置电流			50		nA
I _{SW.LKG}	SW 漏电流				4	uA
使能/调光(3V≤VIN≤60V)						
V _{EN_min}	模拟调光下限电压	3V≤VIN≤60V	0.6	0.62	0.65	V
V _{EN_max}	模拟调光上限电压	3V≤VIN≤60V	1.2	1.22	1.25	V
V _{EN_H}	数字调光上升沿 63030	EN=0  EN=1		0.6		V
V _{EN_L}	数字调光下降沿 63030	EN=1  EN=0		0.35		V
V _{EN_H}	数字调光上升沿 63032	EN=0  EN=1	0.31	0.5	0.54	V
V _{EN_L}	数字调光下降沿 63032	EN=1  EN=0	0.25	0.35	0.38	V
I _{EN}	EN 输入电流	V _{EN} =5V	5		10	uA
过压保护						
V _{OVp}	过压保护电压 上升沿			1		V
	下降沿			0.86		V
全局热保护特性						
T _{OTP-R}	过温保护	TJ Rising		150		°C
T _{OTP-F}	过温保护解除	TJ Falling		120		°C

功能框图

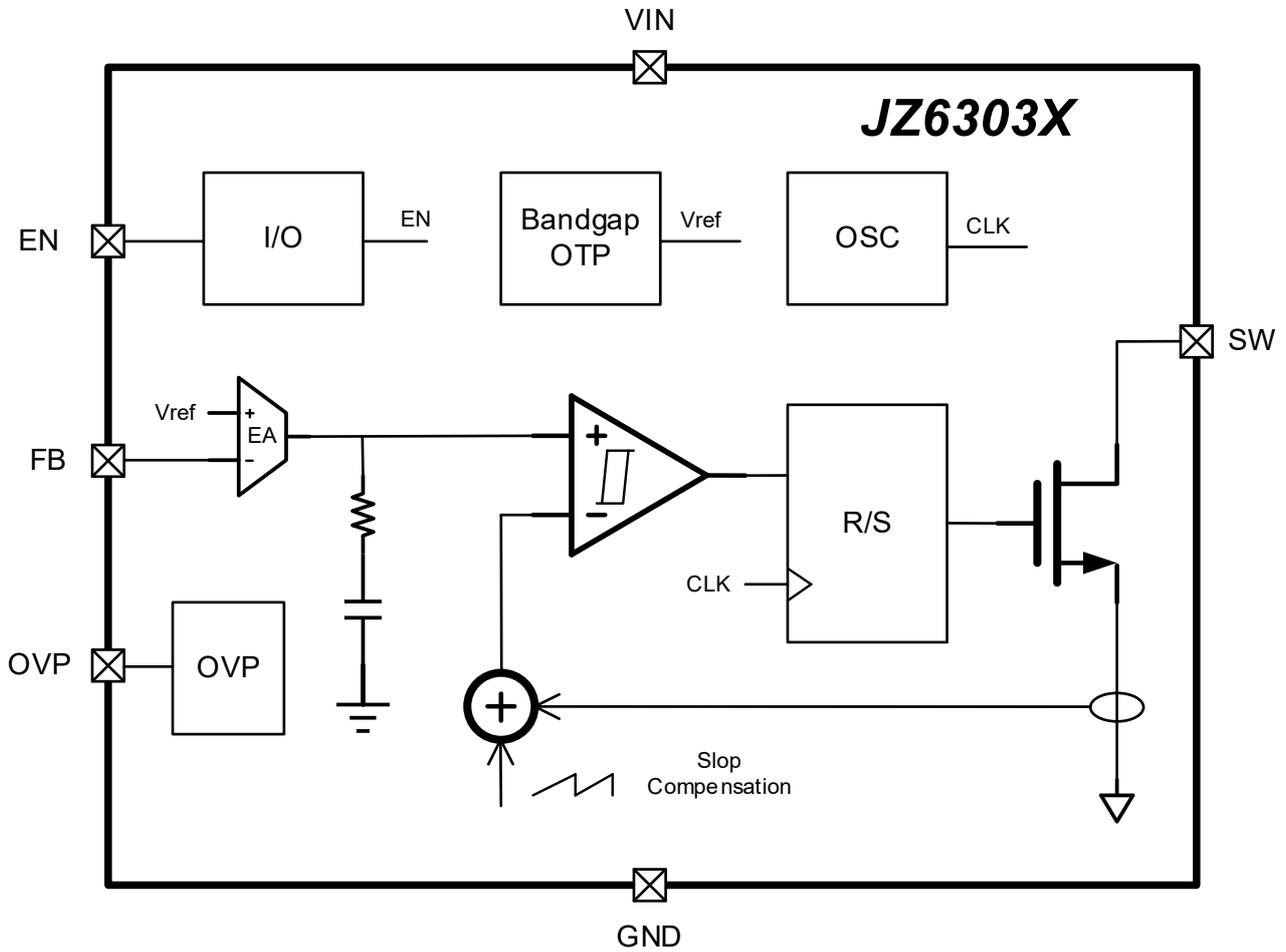


图6 内部功能框图

应用信息：典型应用电路

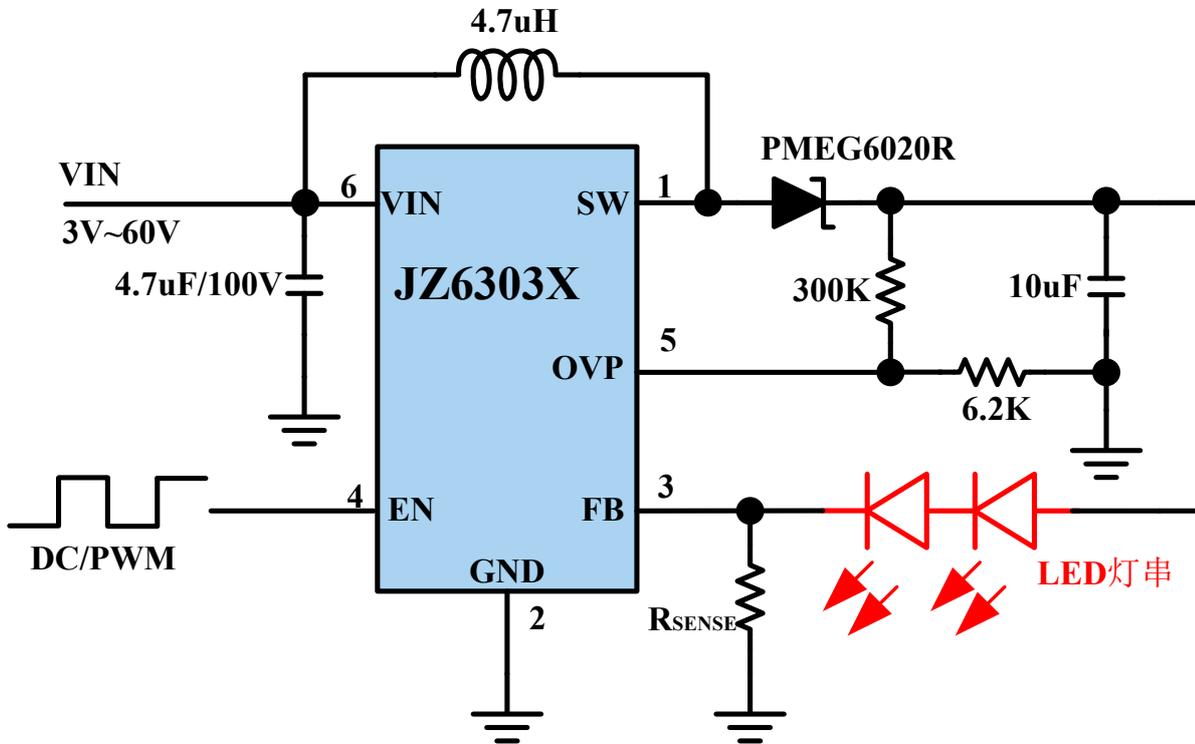


图7 DC-DC 升压模式典型应用拓扑

NOTE:

- 反馈输入引脚。连接至外部电阻器，输出横流值可通过 R_{Sense} 设定，输出电流由 V_{FB} 和 R_{Sense} 决定，可由此公式进行设定： $I_{OUT} = V_{FB} / R_{Sense} (A)$ 。
- 输入电容推荐使用 10uF 的 X7R 或 X5R 的陶瓷电容，并尽量贴近电源输入引脚和 GND 引脚放置。

应用信息：高效率恒流升压驱动器（概述）

概述

JZ6303X 是一种集成功率开关的升压型 DC-DC LED 驱动芯片，具有 3V 到 60V 的宽输入电压范围，集成了软启动，从而最大限度地减少对外部浪涌抑制组件的需求，使其成为宽输入电源范围 LED 驱动的理想选择。输出电流可以通过外部电阻调整。

具有集成式 350mΩ 功率开关，可提供至少 1.5A 的输入峰值电流能力，具有出色的负载和线路瞬态响应。具备 SKIP 控制模式，将低静态电流与高开关频率相结合，可在广泛的负载电流范围内实现高效率。

附加功能包括：软启动，可调节输出过压保护，热关机，UVLO 欠压锁定，逐周期峰值限流保护。

设定输出电流

JZ6303X 输出电流可通过外置采样电阻分压器调节输出电流的大小，其输出电流的精度可达 ±3%。建议的输出电流取值见下表。

输出电流则可根据 V_{FB} 和选择的 R_{Sense} 来计算输出电流值， V_{FB} 典型值是 0.2V：

$$I_{OUT} = \frac{V_{FB}}{R_{Sense}} \quad (V)$$

表 8 输出电流设定快速配置

I_{OUT}	R_{SENSE}	设定误差 (1)	
10mA	20Ω	10mA	0%
20mA	10Ω	20mA	0%
50mA	3.9Ω	51mA	-2%
100mA	2Ω	100mA	0%
200mA	1Ω	200mA	0%
300mA	0.68Ω	294mA	-2%
400mA	0.5Ω	400mA	0%

(1) 也可选择其他的采样电阻和高精密电阻，以达到更高设定精度。

SKIP 跳脉冲模式

JZ6303X 内置跳脉冲电路；在轻负载时，该电路接通；仅在必要时切换，将输出电压保持在规定范围内。这样可以降低开关损耗，让驱动器在轻负载条件下保持较高效率。在跳脉冲模式下，当输出电压跌至规定值以下时，JZ6303X 进入 PWM 模式，并停留数个振荡器周期，使输出电压升至规定范围。在突发脉冲之间的等待时间内，功率开关断开，由输出电容提供所有负载电流。由于输出电压会不定期地骤降和恢复，因此这种模式下的输出电压纹波大于 PWM 工作模式下的纹波。

输入欠压保护 (VULO)

在器件 V_{IN} 引脚上包含一个内部欠压锁定电路。当 V_{IN} 电压低于 UVLO 的下降阈值，会触发 UVLO 保护，关闭稳压器输出。该 UVLO 的上升阈值约为 3.0V， V_{IN} 达到此电压以上移除 UVLO 后，控制器会进入软启动过程。

最大占空比 D_{MAX}

当输出电压升至接近输出电压时，BOOST 切换到最大占空比工作状态，此时，低端 N 沟道 MOSFET 处于打开状态，将关断时间缩至最短。在最大占空比工作条件下，由于输入电压是输出电压值和 $(1-D_{MAX})$ 的乘积，因此，输出电压骤降至调节范围以下。

软启动(Soft-Start)

JZ6303X 的软启动可防止在启动过程中变换器输入电源的欠阻尼过冲。当芯片启动时，内部电路产生一个软启动电压(SS)，同时开关频率降为最大开关频率的 1/4，电流以固定的上升速率上升。在软启动期间，输出电压将按比例跟踪内部节点电压斜坡。

当它小于内部参考(REF)时，SS 覆盖 REF，因此误差放大器使用 SS 作为参考。当 SS 超过 REF 时，REF 恢复控制。在整个启动阶段，开关电流限制依然有效，可以非常可靠的避免上电即短路的情形。

当输出有非常大的电容（例如 2200uf 甚至更大）时，输出电压上升速度会比 SS 慢，受限于最大开关限流，启动到目标电压设定值的时间会延长。

应用信息：高效率恒流升压驱动器（概述）

EN 是 BOOST 的使能输入引脚。将 EN 驱动至高电平状态，可打开驱动器；将 EN 驱动至低电平状态，可关闭驱动器。这个引脚有两个独立的阈值，上升阈值大于 0.5V 使能输出，下降低于 0.4V 时关闭稳压器输出，进入低功耗睡眠模式。此引脚内部设有 800K 下拉。外部逻辑信号也可用于驱动 EN 输入，以进行系统排序和保护。由于内部下拉较弱，如需可靠关闭可外设下拉电阻，不建议将此引脚空悬。

表9 引脚EN工作状态

引脚	方向	引脚状态	功能
EN (Pin4)	输入	高	BOOST 输出开启
		低	BOOST 输出关闭

JZ63030 的模拟调光

JZ63030 是支持通过复用 EN 引脚来实现 LED 的模拟调光 (0.6V~1.2V) 和 (100HZ~1KHZ) 的 PWM 调光。通过直流电压来实现模拟调光，EN 端可以加一个直流电压 V_{EN} 来调小 LED 输出电流，最大输出 LED 电流由采样电阻决定，LED 模拟调光实时平均输出电流计算公式：

$$I_{OUT} = \frac{0.2 \times (V_{EN} - 0.6)}{0.6 \times R_{Sense}} \quad (0.6V \leq V_{EN} \leq 1.2V)$$

当 V_{EN} 大于 1.2V 小于耐压值 6V 时，LED 电流保持 100% 等于设置的 LED 最大平均电流。

JZ6303X 的 PWM 调光

JZ63030 和 JZ63032 都支持 PWM 调光，通过 PWM 调光，LED 的输出电流可以从 0% 到 100% 变化。LED 的亮度是由 PWM 信号的占空比决定的。例如 PWM 信号 25% 占空比，LED 的平均电流为 $(0.2/R_{Sense})$ 的 25%。建议设置 PWM 调光频率在 120Hz 以上，以避免人的眼睛可以看到 LED 的闪烁。PWM 调光比模拟调光的优势在于不改变 LED 的色度。两款芯片具体支持 EN 调光范围为：

- JZ63030 支持数字输入 (100HZ~1KHZ) 的 PWM 调光

- JZ63032 支持数字输入 (100HZ~25KHZ) 的 PWM 调光，高频 PWM 输入下无屏闪。调光比在 PWM 频率为 100HZ 时高达 25000:1。

对比之下可看到 JZ63032 的调光频率支持范围会更广，可到 100KHZ，调光比也更高，有 PWM 调光需要的更推荐选择 JZ63032。

对于 JZ63030 的 PWM 调光实时平均输出电流计算公式：

如果 EN 高电平高于 1.2V，则

$$I_{OUT} = \frac{0.2 \times D}{R_{Sense}} \quad (0\% \leq D \leq 100\%, 1.2V \leq V_{EN} \leq 6V)$$

如果 EN 高电平小于 1.2V，则

$$I_{OUT} = \frac{(V_{EN} - 0.6) \times 0.2 \times D}{R_{Sense} \times 0.6}$$

$$(0\% \leq D \leq 100\%, 0.6V \leq V_{EN} \leq 1.2V)$$

对于 JZ63032 的 PWM 调光实时平均输出电流计算公式：

$$I_{OUT} = \frac{0.2 \times D}{R_{Sense}} \quad (0\% \leq D \leq 100\%, 0.6V \leq V_{EN} \leq 6V)$$

其中：

D 为 PWM 的占空比。

开关限流保护

稳压器输出具备逐周期过流限制。当 SW 电流触发 $I_{LIMIT.SW(Peak)}$ ，BOOST 输出会进入逐周期限流状态。

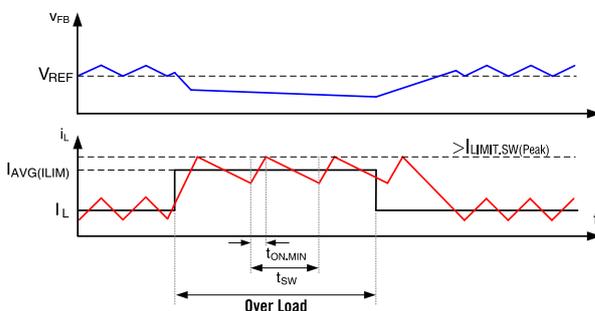


图9 BOOST 输出过流于 M_{top} 行为描述

$I_{LIMIT.SW(Peak)}$ 与电感大小和输入压差相关， $I_{LIMIT.SW(Peak)}$ 仅为参考最小值。当长时间过流或短路时，将可能触发全局 OTP 保护。

应用信息：高效率恒流升压驱动器（概述）

OTP 过热保护

热过载保护电路将结温限制在 150°C(典型值) 以下。在极端条件下（即高环境温度和/或高功耗）,当结温开始升至 150°C 以上时, 过温保护即被激活, 系统将会强制关闭稳压器输出（如果 EN 被使能）。当结温降至 130°C 以下时, OTP 状态就会解锁, 稳压器输出重新开启, 输出电流恢复为正常工作值。热过载保护旨在保护器件免受瞬间偶然过载条件发生时的影响。

本器件的保证工作结温范围为-40°C 至 125°C。高结温会降低工作寿命; 结温长时间高 125°C 时, 器件寿命会缩短。请注意, 与这些规格一致的最高环境温度取决于具体工作条件以及电路板布局、额定封装热阻和其他环境因素。结温(T_J , 单位为°C)根据环境温度(T_A , 单位为°C)和功耗(P_D 单位为 W)计算, 计算公式如下:

$$T_J = T_A + (P_D \times \theta_{JA})$$

其中 θ_{JA} (单位为°C/W)为封装热阻。

输出过压保护 (OVP)

输出过压保护电路防止 LED 灯珠断开而损坏芯片。根据 LED 灯珠的实际数量, 通过外部电路的比例设定过压保护阈值。OVP 触发点电压典型值为 1V, 恢复点电压为 0.86V。

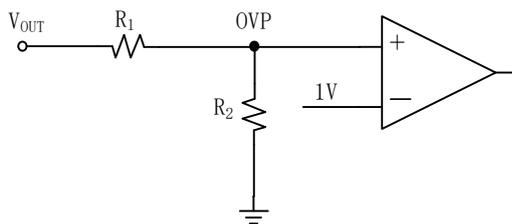


图10 设置OVP电压

过压保护阈值可根据以下公式计算:

$$V_{OUT_OVP} = \left(1 + \frac{R_1}{R_2}\right) \times 1 (V)$$

建议过压保护阈值设置在正常输出电压的 1.3~1.5 倍。

应用信息：高效率恒流升压驱动器（概述）

输入电容 C_{IN}

输入电容典型值为 4.7 μ F，若需进一步减小输入/输出纹波，可选用更大的电容。额定电压必须大于 IC 所要求的最大输入电压，最好在最大输入电压两倍以上⁽¹⁾。在开关频率下输入电容的容抗需尽可能的小，建议使用 X5R 或 X7R 的陶瓷电容。为了尽可能的减小潜在输入噪声问题，请将这颗陶瓷电容靠近 IN 和 GND 引脚放置，以减少由 C_{IN} 与 IN/GND 引脚形成的环路面积。

(1) 陶瓷电容的直流偏压效应使得电容有效值下降。

输出电容 C_{OUT}

选择输出电容处理输出电流纹波噪声，为了更好的性能要求，推荐使用容值 10 μ F，材质为 X5R 或 X7R 的陶瓷电容。如若使用芯片需要使用 PWM 调光模式，为解决输出电容在该情况下由于压电效应产生的啸叫问题，有以下两种方式减小该问题：

(1) 推荐使用钽电容，薄膜电容等不具备压电效应的电容器或者瓷片插件电容代替陶瓷电容，此方法舍弃了 MLCC 轻薄的优势，因此在实际应用中需要考虑体积空间、可靠性和成本等问题。

(2) 在需要使用 PWM 调光的场景中建议使用 JZ63032，该芯片可以使用的调光频率较高可以避开人耳识别范围，从而达到消除电容啸叫的目的。

功率电感 L

电感的选择需要考虑以下几个方面：

(1) 选择电感提供所需的电流纹波。建议选择电流纹波约为当前最大输出电流 20~50%，电感计算公式如下：

$$L = \left(\frac{V_{IN}}{V_{OUT}} \right)^2 \times \frac{(V_{OUT} - V_{IN})}{f_{SW} \times I_{OUT(MAX)} \times K}$$

其中 f_{SW} 为开关频率， $I_{OUT(MAX)}$ 为 LED 电流，常数 K 是电感电流纹波的百分比。

对于 JZ6303X，典型应用电路中的 Boost 拓扑电感最佳选择范围是 4.7 μ H 到 47 μ H，为了最佳的环路稳定与效率曲线，推荐电感值为 4.7 μ H。

(2) 为保证电路安全，必须选择电感的饱和电流额定值大于满载条件下的峰值电流，推荐选取电感饱和电流超

过正常工作时电感电流峰 30%—40%。电感的峰值电流可依照以下公式计算：

$$I_{L(PEAK)} = \frac{V_{OUT}}{V_{IN}} \times I_{OUT(MAX)} + \left(\frac{V_{IN}}{V_{OUT}} \right)^2 \times \frac{(V_{OUT} - V_{IN})}{2 \times f_{SW} \times L}$$

功率二极管 D

JZ6303X 在 SW 引脚和输出之间需要一个外部续流二极管。所选二极管的反向电压额定值必须大于 V_{OUTMAX} ，二极管的峰值额定电流必须大于最大电感电流。由于肖特基二极管具有较低的正向电压降和较快的开关速度，因此推荐使用肖特基二极管以获得最佳效率。

应用信息：典型应用特征

如无特殊说明，则 $L=4.7\mu H$, $C_{OUT}=10\mu F$, $T_A=25^\circ C$

Figure 11.1 Efficiency vs Input Voltage

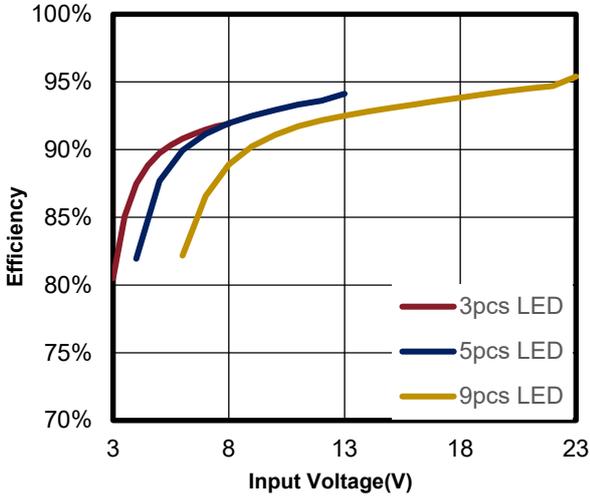


Figure 12.1.a $I_{OUT}=200mA$

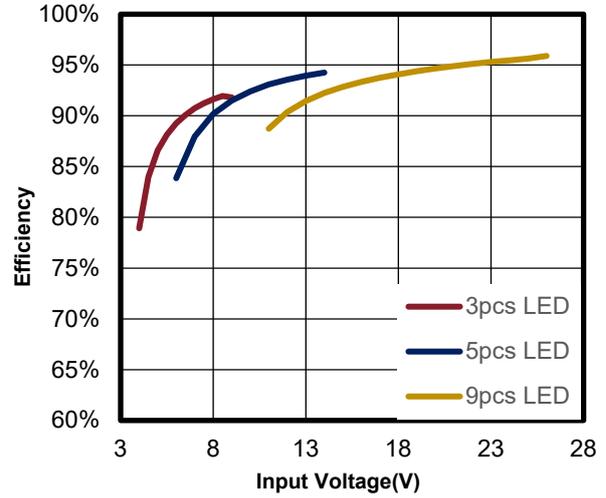


Figure 12.1.b $I_{OUT}=400mA$

Figure 11.2 LED Current vs Input Voltage

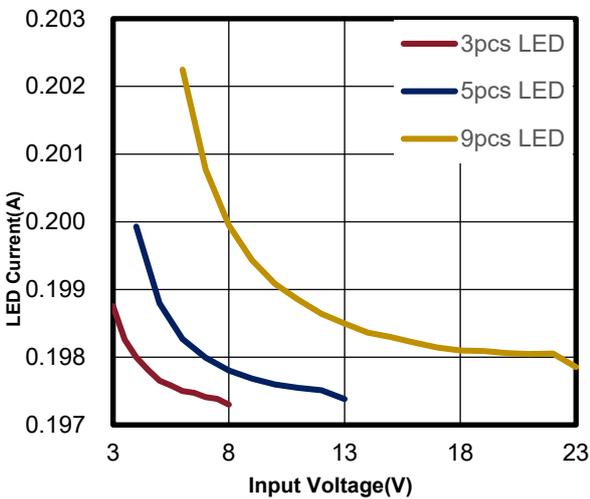


Figure 12.2.a $I_{OUT}=200mA$

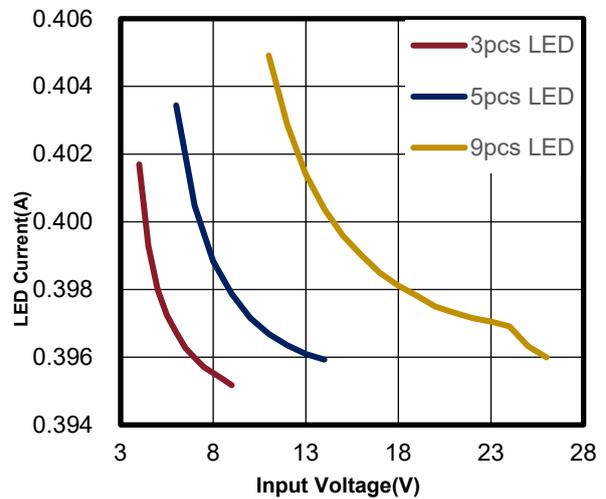


Figure 12.2.a $I_{OUT}=400mA$

应用信息：典型应用特征

如无特殊说明，则 $L=4.7\mu H$ ， $C_{OUT}=10\mu F$ ， $T_A=25^\circ C$

Figure 12.1 Analog Dimming Curve

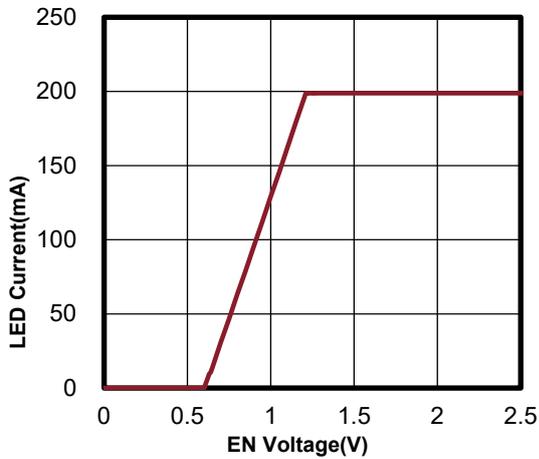


Figure 13.1.a JZ63030, $V_{IN}=5V$, 3pcs LED Series

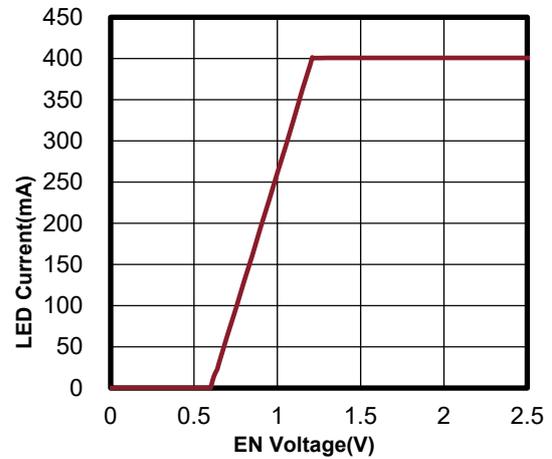


Figure 13.1.b JZ63030, $V_{IN}=5V$, 3pcs LED Series

Figure 12.2 PWM Dimming Curve

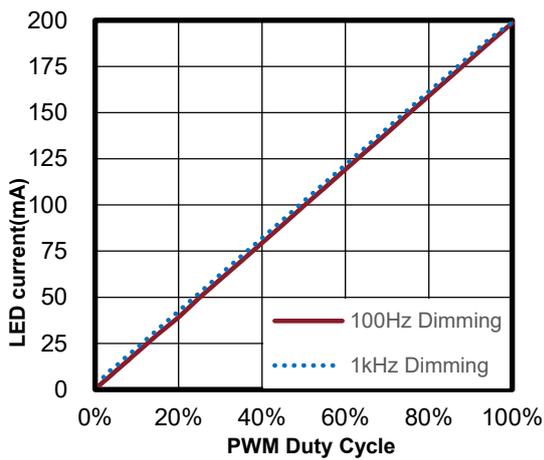


Figure 13.2.a JZ63030, $V_{IN}=5V$, 3pcs LED Series

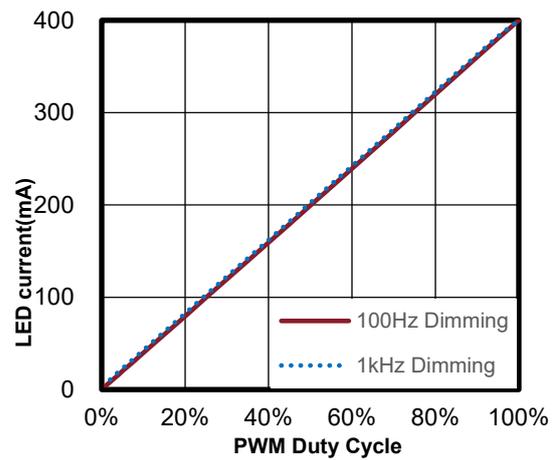


Figure 13.2.b JZ63030, $V_{IN}=5V$, 3pcs LED Series

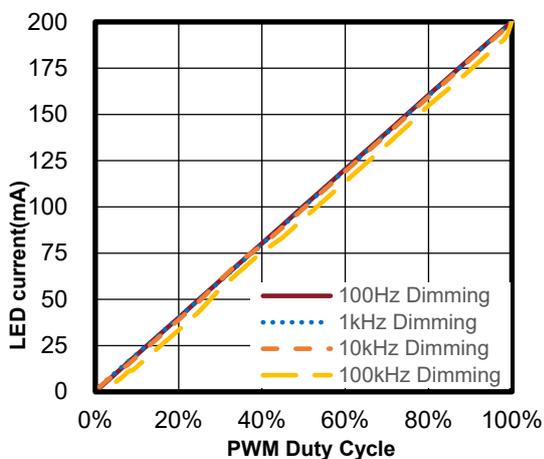


Figure 13.2.c JZ63032, $V_{IN}=5V$, 3pcs LED Series

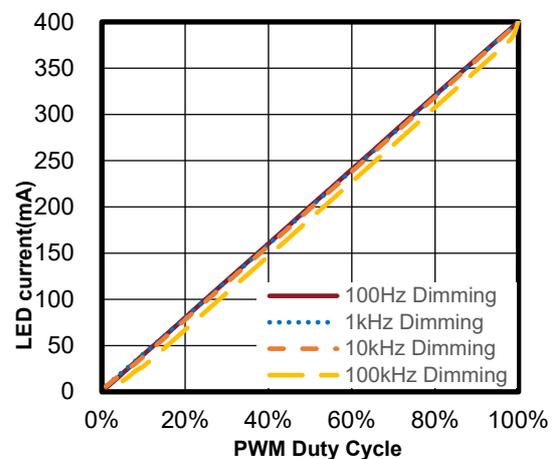


Figure 13.2.d JZ63032, $V_{IN}=5V$, 3pcs LED Series

应用信息：典型应用特征

如无特殊说明，则 $L=4.7\mu\text{H}$, $C_{\text{OUT}}=10\mu\text{F}$, $T_A=25^\circ\text{C}$

Figure 13.1 EN Start-Up/Shut-down Waveforms

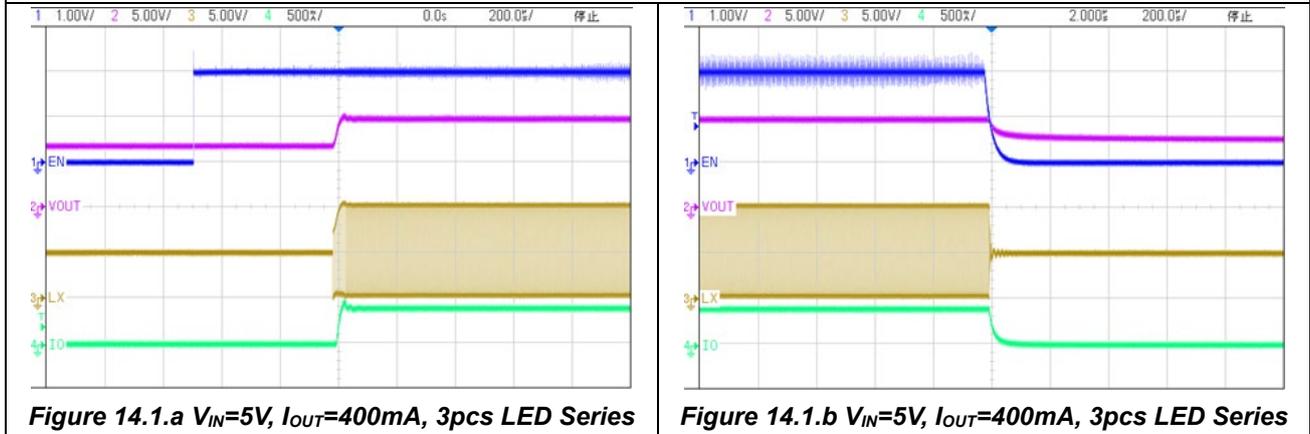


Figure 13.2 Vin Start-Up/Shut-down Waveforms

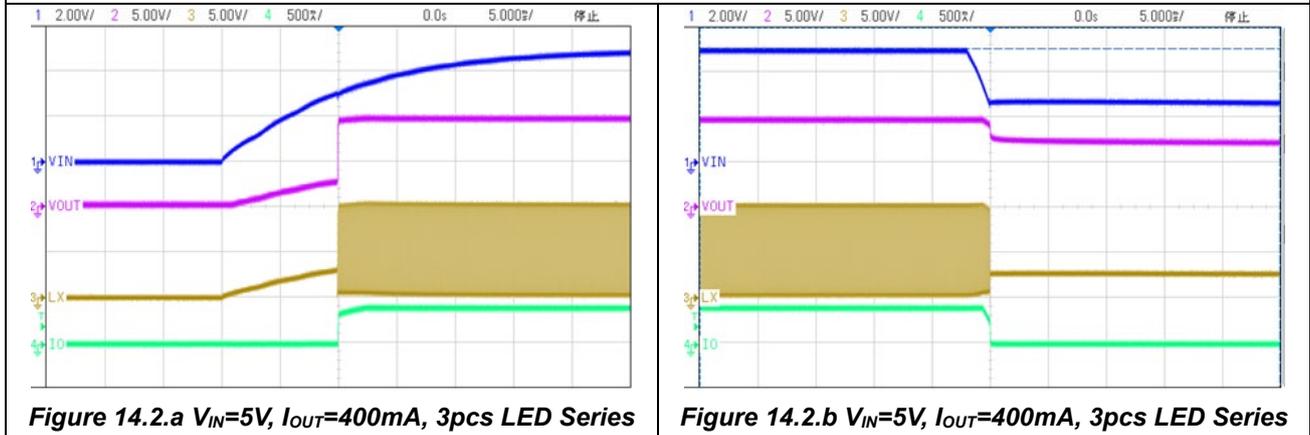
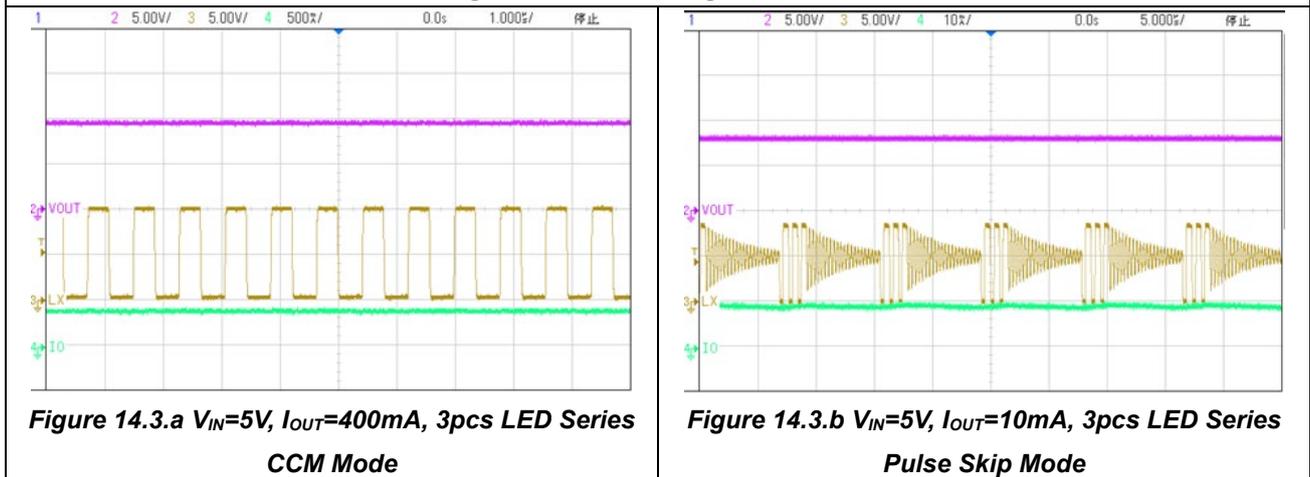


Figure 13.3 Switching Waveforms



应用信息：典型应用特征

如无特殊说明，则 $L=4.7\mu\text{H}$, $C_{\text{OUT}}=10\mu\text{F}$, $T_A=25^\circ\text{C}$

Figure 14.1 OTP Waveforms

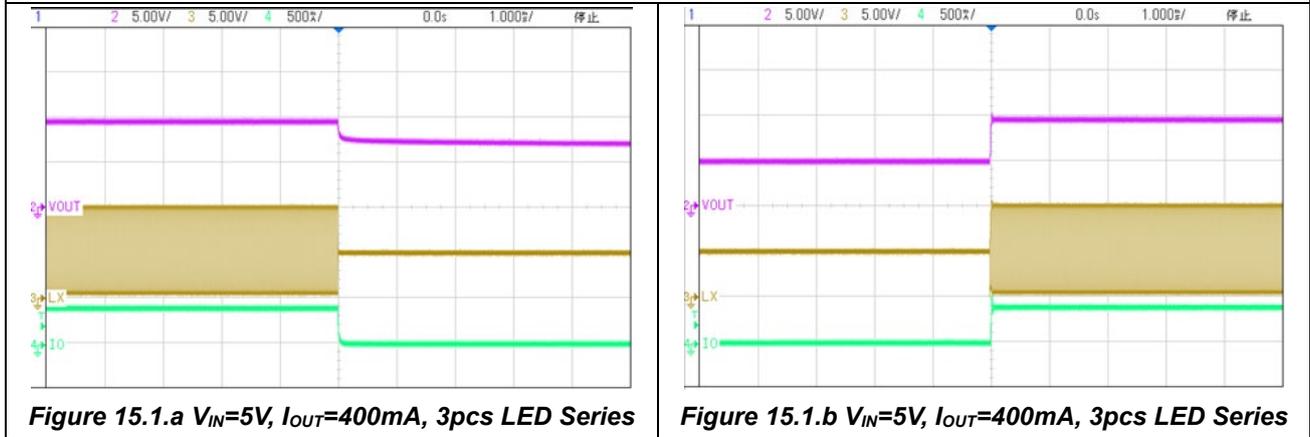


Figure 14.2 PWM Dimming Transient

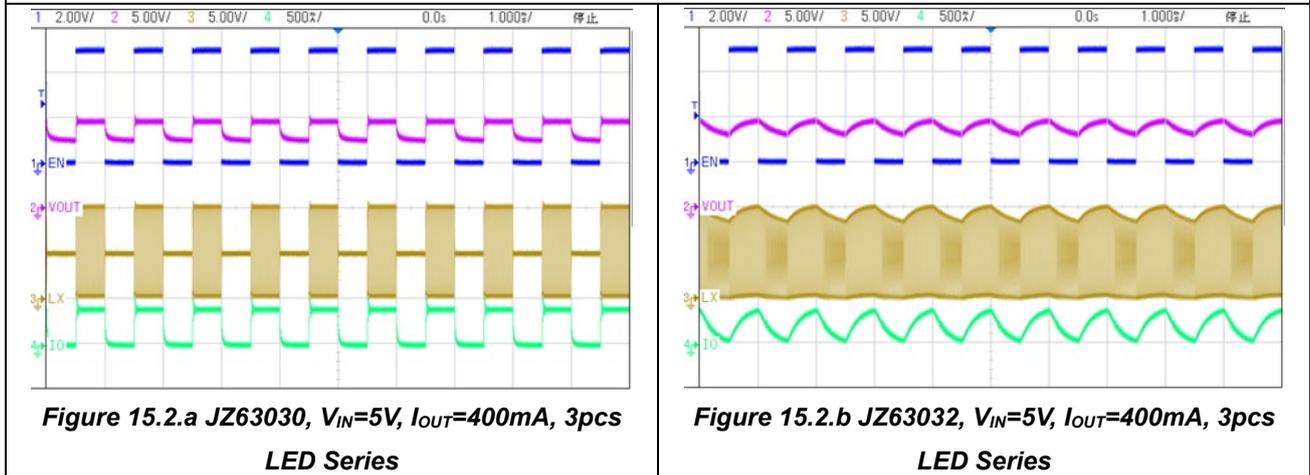
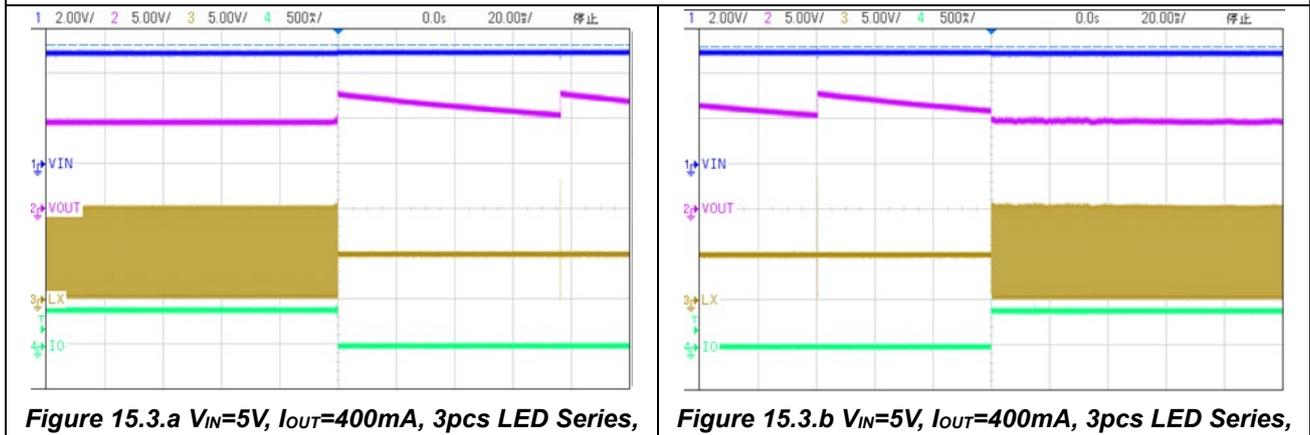


Figure 14.3 OVP Waveforms



应用信息：参考布局

概述

JZ6303X 的高集成度使 PCB 板布局非常简单和容易。较差的布局会影响 JZ6303X 的性能，造成电磁干扰(EMI)、电磁兼容性(EMC)差、地跳以及电压损耗，进而影响稳压调节和稳定性。为了优化其电气和热性能，应运用下列规则来实现良好的 PCB 布局布线，确保最佳性能：

- 必须将高频陶瓷输入电容 CIN 尽量近距离放在 VIN、GND 引脚旁边，以尽量降低高频噪声。
- 必须减小与 SW 引脚相关的 PCB 敷铜面积，以避免潜在的噪声干扰问题。
- 对高电流路径应使用较大 PCB 覆铜区域，包括 GND 引脚。这有助于最大限度地减少 PCB 传导损耗和热应力。
- 为使过孔传导损耗最小并降低模块热应力，应使用多个过孔来实现顶层和其他电源层或地层之间的互连。
- FB 引脚阻抗较高，引线轨迹应尽量短并且远离高噪声 LX 节点或屏蔽起来。
- ESOP8 封装芯片底部散热焊盘加过孔开窗有助于芯片散热提高效率。

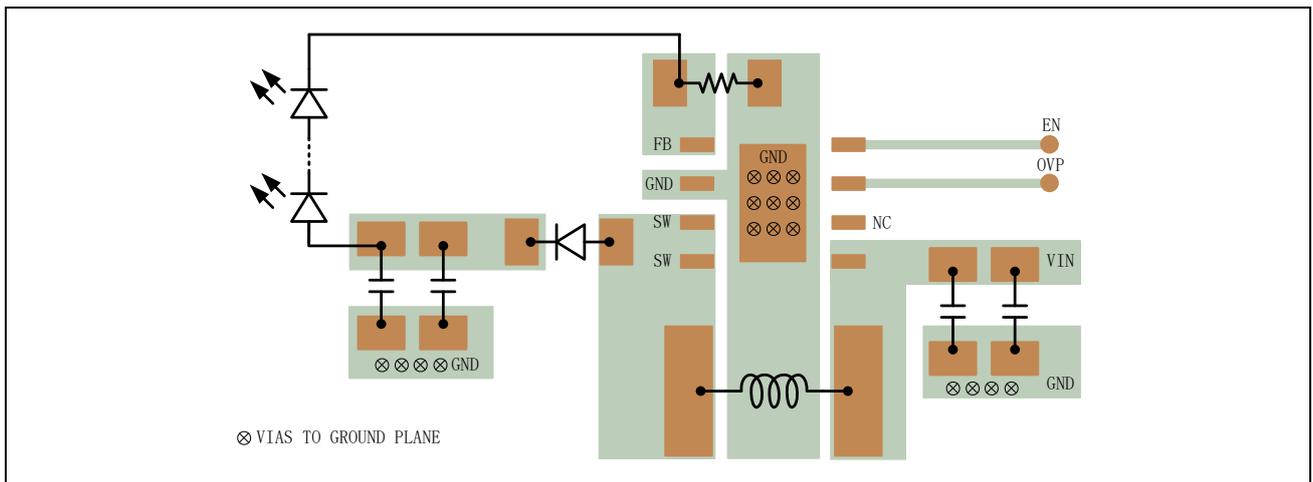


图 15.1 Boost 型 ESOP8 封装典型应用 PCB 参考布局

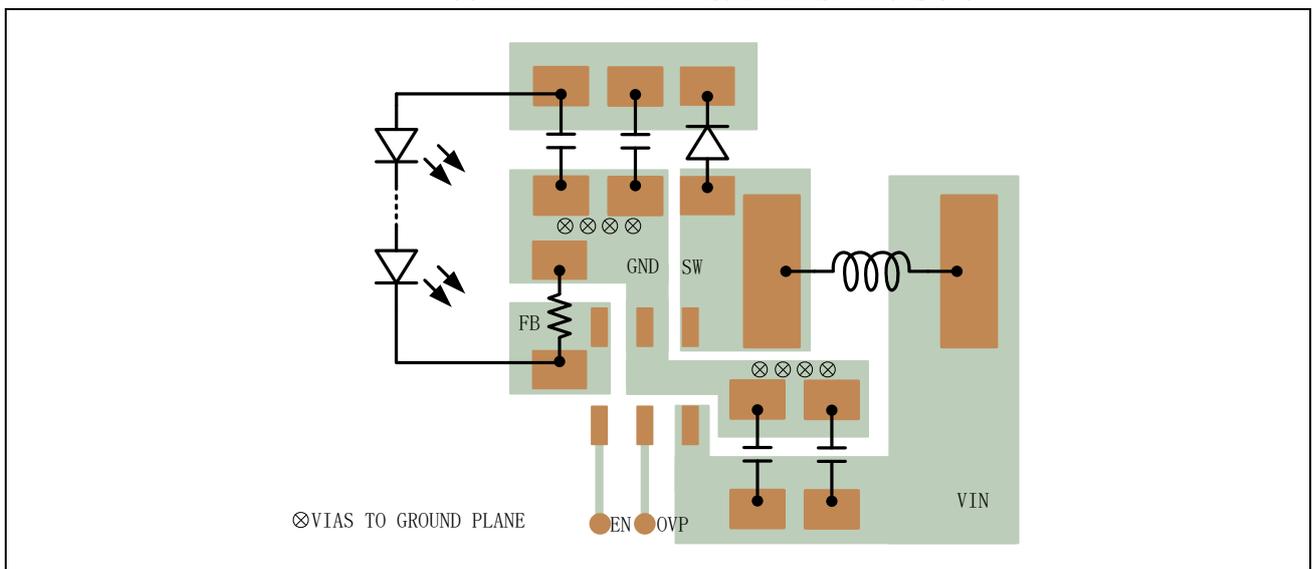
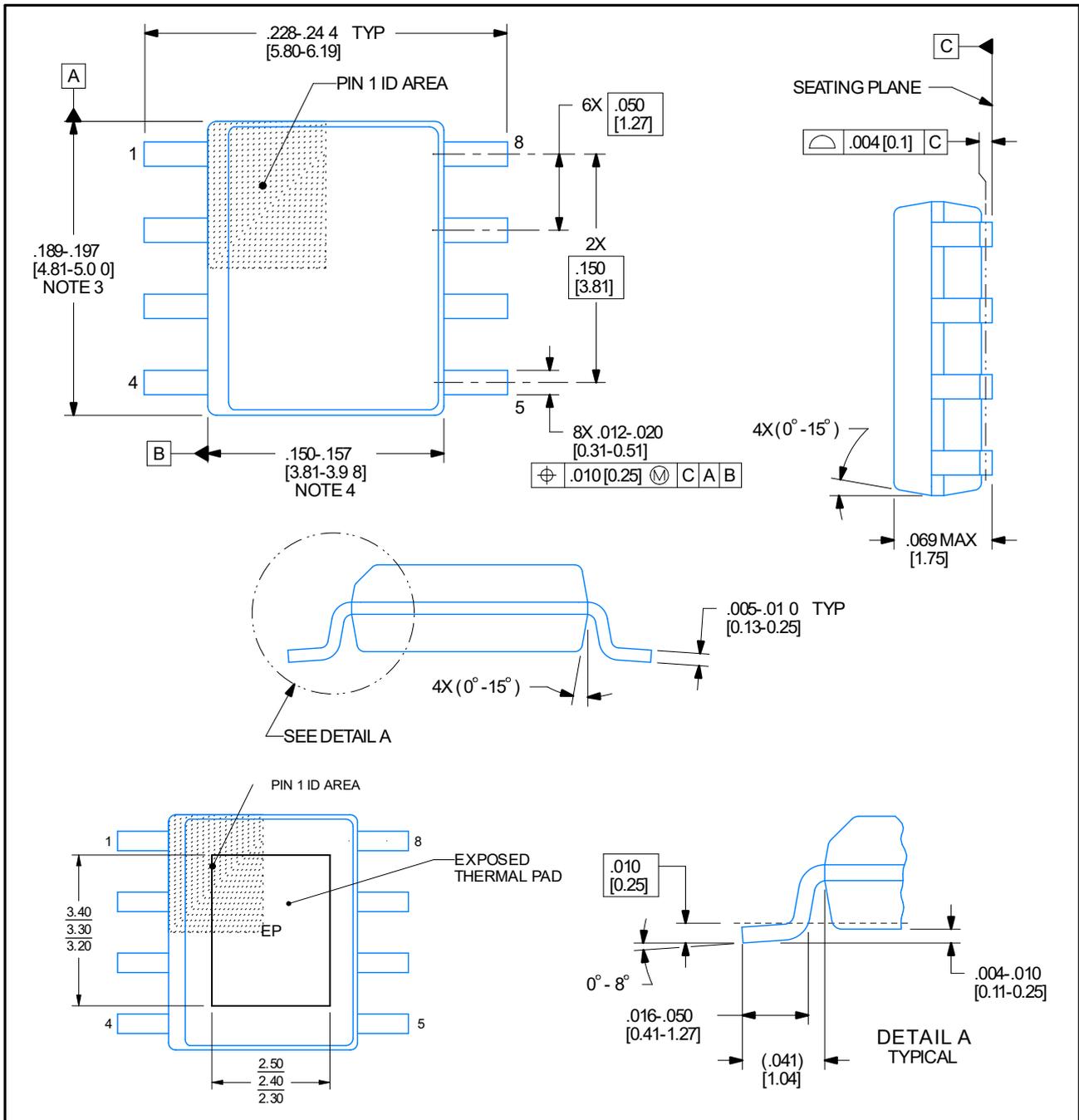


图 15.2 Boost 型 SOT23-6 封装典型应用 PCB 参考布局

封装外形描述(ESOP8)

具备底部 EPAD 的 8 引脚塑封 SOIC

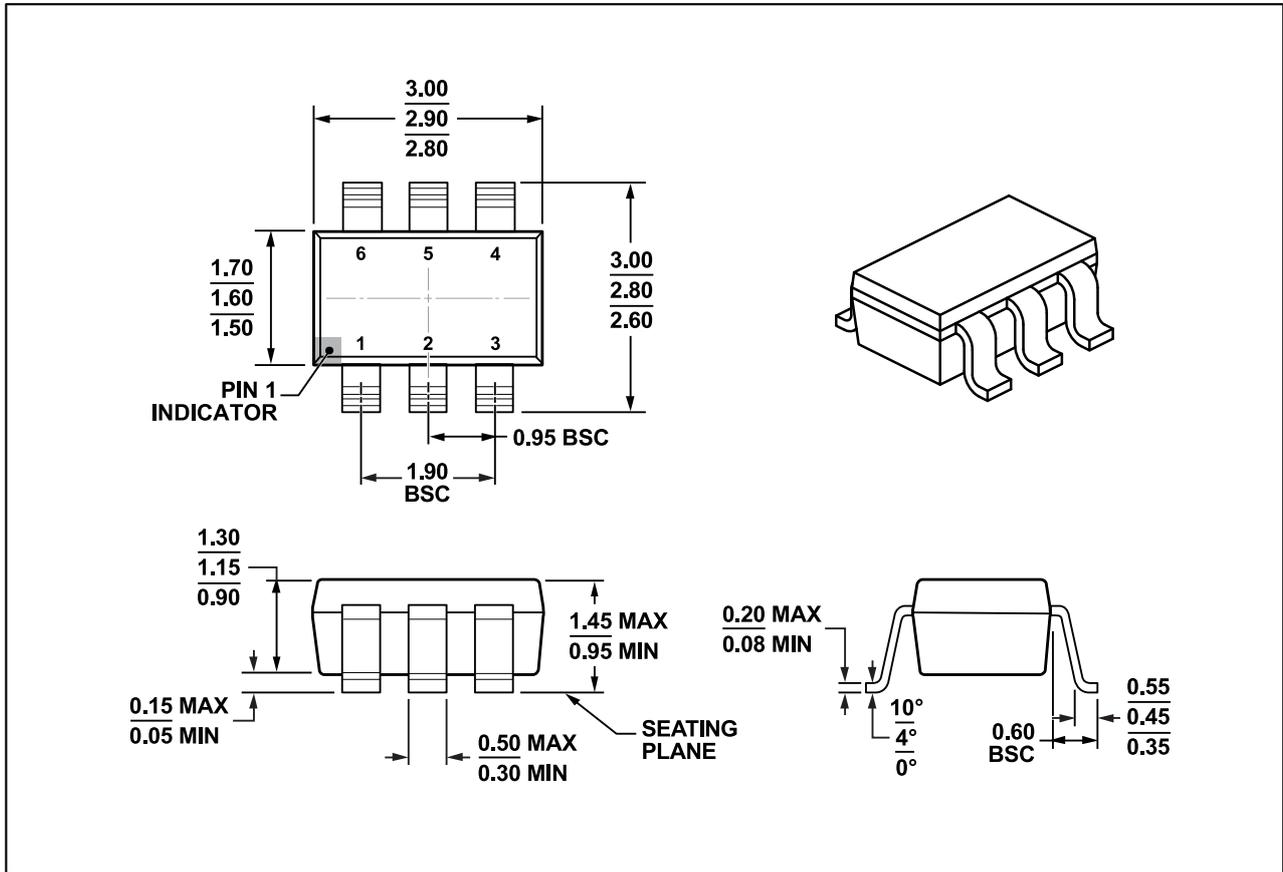


注:

- (1) 所有的数据单位都是毫米，括号内的任何尺寸仅供参考。尺寸和公差符合 ASME Y14.5M.
- (2) 本图如有更改，恕不另行通知。
- (3) 此尺寸不包括塑模毛边，突起，或水口毛刺。塑模每侧的毛边或突起不超过 0.15 毫米。
- (4) 此尺寸不包括塑模毛边，塑模每侧的毛边或突起不超过 0.25 毫米。

封装外形描述(SOT23-6)

1.45mm 高度 6 引脚 SOT-23 塑封 SOIC

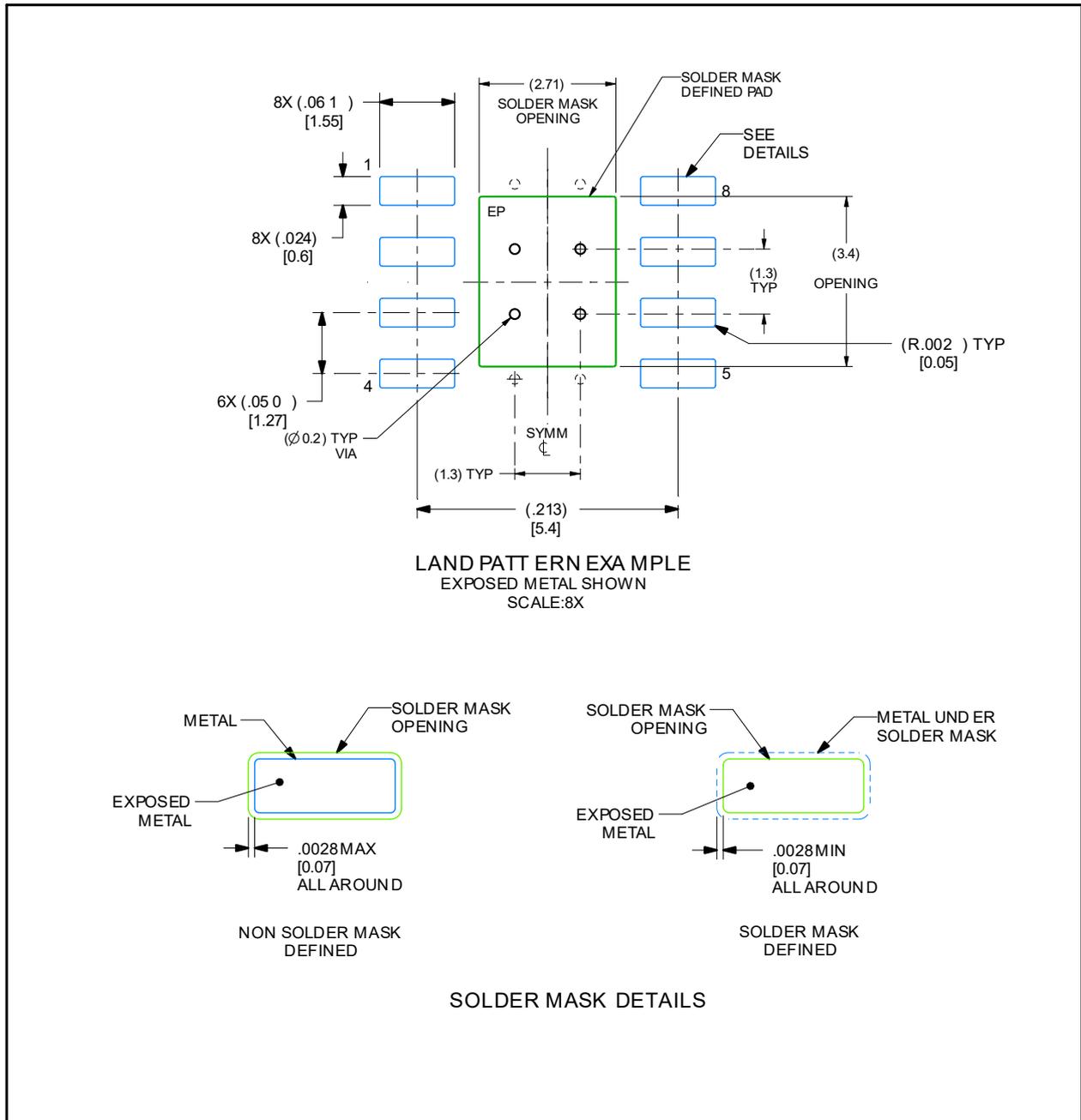


注:

- (1) 所有的数据单位都是毫米，括号内的任何尺寸仅供参考。尺寸和公差符合 ASME Y14.5M.
- (2) 本图如有更改，恕不另行通知。
- (3) 此尺寸不包括塑模毛边，突起，或水口毛刺。塑模每侧的毛边或突起不超过 0.15 毫米。
- (4) 此尺寸不包括塑模毛边，塑模每侧的毛边或突起不超过 0.25 毫米。

器件封装焊盘布局举例(ESOP8)

具备底部 EPAD 的 8 引脚塑封 SOIC

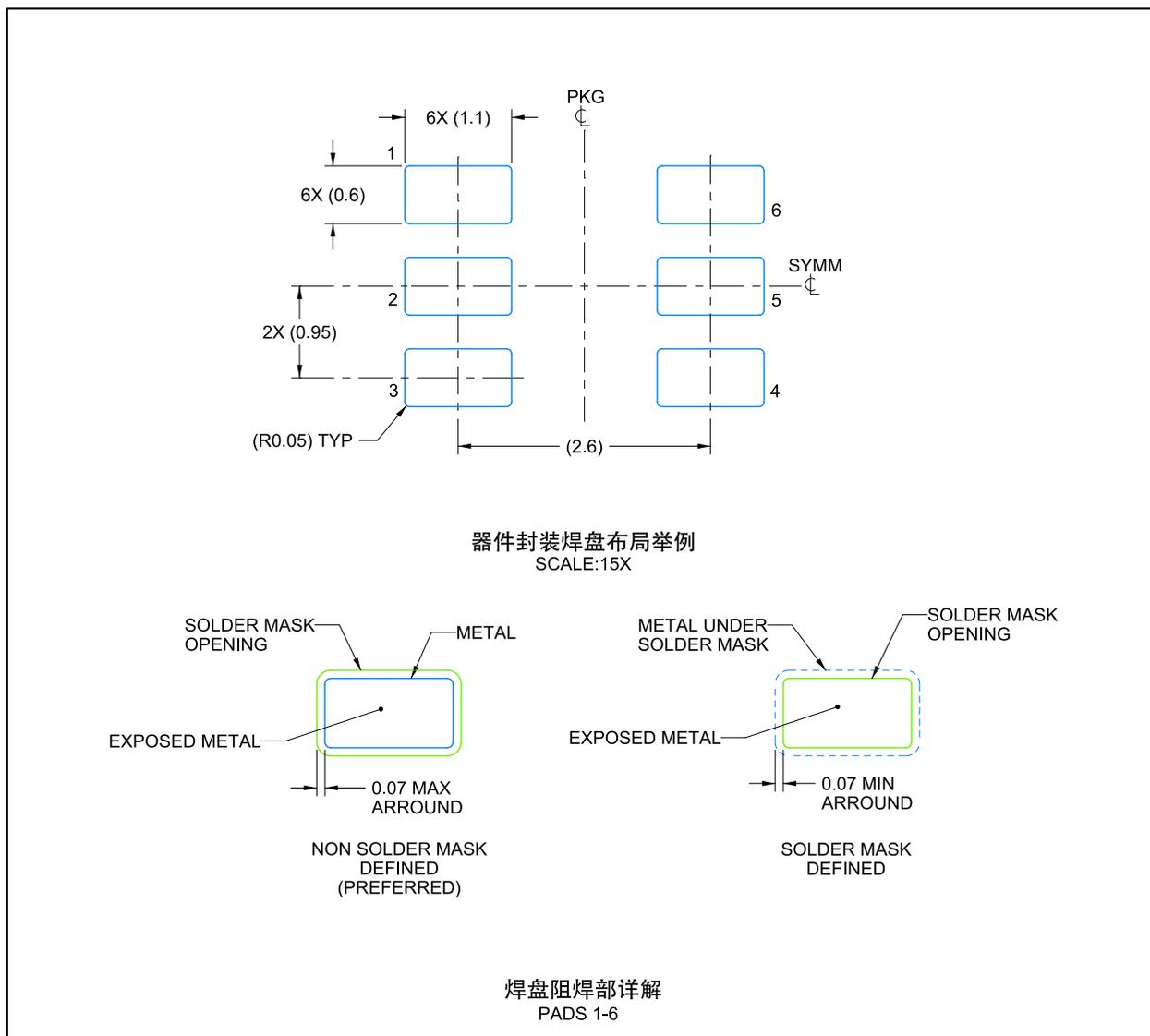


注:

- (1) 基于 IPC-7351 依赖于久经考验的数学算法,综合考虑了制造、组装和元件容差,从而精确计算的焊盘图形。
- (2) 信号焊盘之间和周围的焊接掩膜公差可能因电路板制造而异。
- (3) 金属垫的尺寸可能因爬电要求而异。
- (4) 通孔是可选的,取决于应用,请参阅器件数据表。如果使用了过孔,请参考此视图中所示的过孔位置。建议填充、或用锡膏盖住焊盘下的过孔。

器件封装焊盘布局举例(SOT23-6)

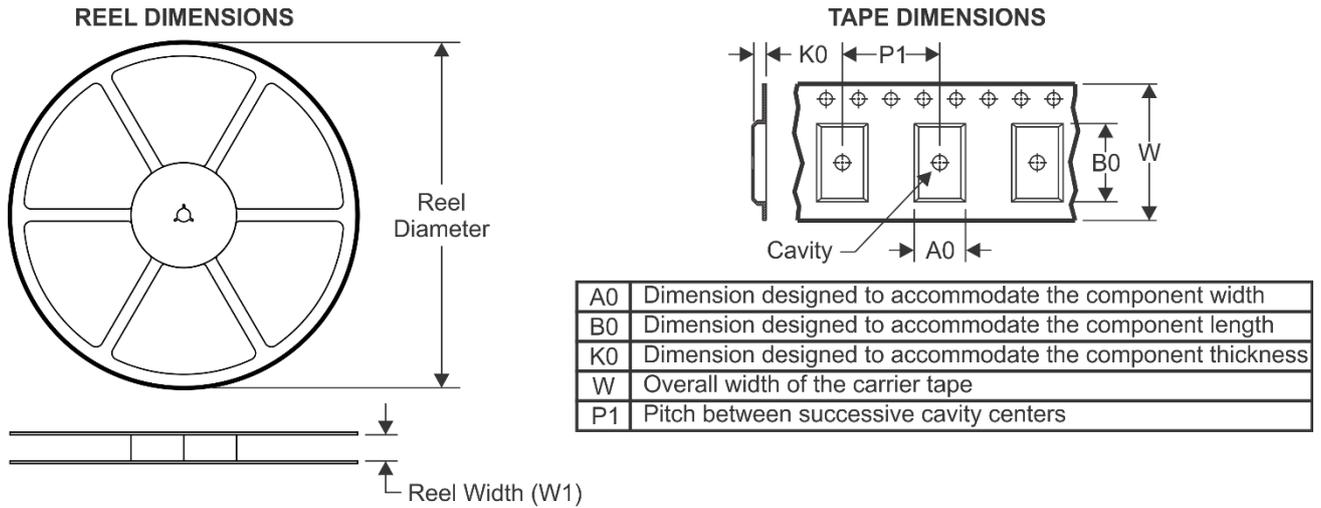
1.45mm 高度 6 引脚 SOT-23 塑封 SOIC



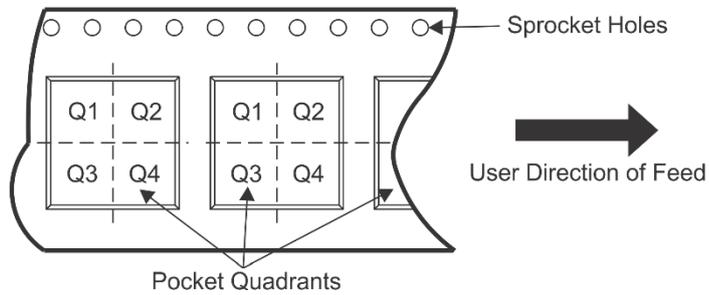
注:

- (1) 基于 IPC-7351 依赖于久经考验的数学算法,综合考虑了制造、组装和元件容差,从而精确计算的焊盘图形。
- (2) 信号焊盘之间和周围的焊接掩膜公差可能因电路板制造而异。
- (3) 金属垫的尺寸可能因爬电要求而异。

TAPE AND REEL INFORMALEGEND-SION



QUADRANT ASSIGNMENTS FOR PIN 1 ORIENTATION IN TAPE



*ALL dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Reel Width W1(mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
JZ63030	SOT23-6	B6	6	3000	180.0	8.4	3.2	3.2	1.4	1.4	Q3
JZ63032	SOT23-6	B6	6	3000	180.0	8.4	3.2	3.2	1.4	1.4	Q3
JZ63030	ESOP8L	EP	8	TBD	TBD	TBD	TBD	TBD	TBD	TBD	TBD
JZ63032	ESOP8L	EP	8	TBD	TBD	TBD	TBD	TBD	TBD	TBD	TBD